

**VIA**, terzo produttore al mondo di processori x86, è conosciuto per il rilascio di alcune CPU a bassa potenza destinate al segmento ULPC del mercato. Secondo [HKEPC](#), VIA sarebbe al lavoro su una

**versione dual core**

del suo processore

**VIA Nano**

, prevista per la seconda metà del 2009.

**VIA Nano 3000**

, questo è il suo nome, sarà il diretto concorrente della CPU Intel Atom a doppio core per sistemi low-cost nettop e netbook. La nuova CPU sarà basata sulla

**prossima architettura firmata VIA**

, anche se continuerà ad impiegare lo

**stesso package Nano-BGA**

dei processori attuali. Differente, invece, il supporto alle istruzioni SSE4.

# VIA Processor Roadmap

emulated by your system

**Highlights:**

- Energy efficient
- Leveraging existing infrastructure
- Enhanced Performance
- Enhanced FSB, and Increased Bandwidth across all I/Os

**Processor Pin Compatible**

**VIA Dual Core Nano**

- New process technology
- Further Performance Enhancement
- Leverage C7<sup>™</sup> and VIA Nano infrastructure
- Sample: Dec 2009(Est.)
- MP: June 2010(Est.)

**2X-4X performance**

**VIA C7<sup>®</sup>/Eden<sup>®</sup>**

- FSB up to 800MHz
- 90nm process technology
- 32bit
- 128KB / 128KB
- Up to 2.0 GHz
- NanoBGA2 footprint
- In Production

- FSB up to 1333MHz
- 65nm process technology
- 32bit / 64bit
- Parallel issue instructions
- 128KB / 1MB
- Advanced FPU
- Virtualization
- Backward compatible NanoBGA2 footprint
- Customer Sample: Mar 2009
- Mass Production: June 2009

**In Plan**

VIA Confidential and Proprietary

www.viamicro.com